În acest laborator vom învăța să folosim pachetul de programe MPLAB IDE, vom urmări regiștrii STATUS, OPTION și INTCON, vom analiza un exemplu folosind adresare indirectă și în cele din urmă ne vom opri asupra unui program scris în limbaj de asamblare.

# **Registrul STATUS**

*bit 0:* C (Carry) Transfer Bit care este afectat de operațiile de adunare, scădere și transfer. 1= transferul produs din bitul cel mai înalt al rezultatului 0= transferul nu s-a produs Bitul C este afectat de instructiunile

R/W-0	R/W-0	R/W-0	R -1	R -1	R/W->	R/W-x	R/W-x
IRP	RP1	RPO	TO	PD	Z	DC	С
bit7							
Legendă:							

R = Bit de cititire W = Bit de scriere U = Bit neinplementat, citit ca '0' - n = Valoare la resetul power-on

ADDWF, ADDLW, SUBLW, SUBWF. <u>*bit 1*</u>: **DC** (Digit Carry) DC Transfer

Bit afectat de operațiile de adunare, scădere și transfer. Spre deosebire de bitul C, acest bit reprezintă transferul din al patrulea loc rezultat. Este setat de adunare când se întâmplă un transport de la bitul 3 la bitul 4, sau de scădere când se întâmplă împrumut de la bitul 4 la bitul 3, sau de transfer în ambele direcții.

1= transfer produs la al patrulea bit conform cu ordinea, al rezultatului.

0= transferul nu s-a produs

Bitul DC este afectat de instrucțiunile ADDWF, ADDLW, SUBLW, SUBWF.

bit 2: Z (Zero bit) Indicarea unui rezultat zero.

Acest bit este setat când rezultatul unei operații aritmetice sau logice executate este zero.

1= rezultatul egal cu zero

0= rezultatul nu este egal cu zero

bit 3: PD (Power-down bit)

Bit ce este setat când microcontrolerul este alimentat atunci când începe să funcționeze, după fiecare reset obișnuit și după executarea instrucțiunii CLRWDT. Instrucțiunea SLEEP îl resetează când microcontrolerul intră în regimul consum/uzaj redus. Setarea lui repetată este posibilă prin reset sau prin pornirea sau oprirea sursei. Starea poate fi triggerată de asemenea de un semnal la pinul RB0/INT, de o schimbare la portul RB, de terminarea scrierii în EEPROM-ul de date intern, și de watchdog de asemenea.

1= după ce sursa a fost pornită

0= executarea instrucțiunii SLEEP

bit 4: TO Time-out ; depășirea-overflow watchdog-ului.

Bitul este setat după pornirea sursei și executarea instrucțiunilor CLRWDT și SLEEP. Bitul este resetat când watchdog-ul ajunge la sfârșit semnalând că ceva nu este în ordine.

1= depășirea-oveflow nu s-a produs

0= depășirea-overflow s-a produs

bit6,5: RP1:RP0 (Register Bank Select bits-Biți de Selectare a Bancului de Regiștri)

Acești doi biți sunt partea superioară a adresei la adresarea directă. Pentru că instrucțiunile ce adresează memoria direct au doar șapte biți, ei au nevoie doar de încă un bit pentru a adresa cei 256 bytes adică câți are PIC16F84. Bitul RP1 nu este folosit, dar este lăsat pentru expansiuni viitoare ale acestui microcntroler.

01= primul banc

00= bancul zero

bit 7: IRP (Register Bank Select bit-Bit de Selectare a Bancului de Regiștri)

Bit al cărui rol este de a fi al optulea bit la adresarea indirectă a RAM-ului intern.

1= bancul 2 și 3

0= bancul 0 și 1 (de la 00h la FFh)

Registrul STATUS conține starea aritmetică ALU (C, DC, Z), starea RESET (TO, PD) și biții pentru selectarea bancului de memorie (IRP, RP1, RP0). Considerând că selecția bancului de memorie este controlată prin acest registru, el trebuie să fie prezent în fiecare banc.

#### Facultatea de Electronică și Telecomunicații Laborator 12 - Microcontrolere an univ. 2004 / 2005, sem II

# **Registrul OPTION**

	R/W-1	R/W-1	R/W-1	R/W-1	R/W-1	R/W-1	R/W-1	R/W-1
<u>bit 0,2:</u> PS0, PS1, PS2 (Prescaler Rate Select bit-Bit Selectie Rată Prescaler)	RBPU	INTEDG	TOCS	TOSE	PSA	PS2	PS1	PS0
Acesti trei biti definesc bitul de selecție	bit7				I			
a ratei prescalerului. Ce este un	Legendă:							
prescaler și cum pot afecta acești biți	R = Bit de	ecititire <b>W</b> =	Bit de scr	iere				
funcționarea unui microcontroler va fi	U = Bit ne	einplementat, ci	tit ca '0'	- n = Val	oarea la re	esetul pov	ver-on	
explicat în secțiunea depre TMRO.								
bit 3: PSA (Prescaler Assignment bit-								
Bit de Asignare Prescaler)								
Bit ce asignează prescalerul între TMRO și wate	chdog.				Bits	s TN	/R0	WDT
1= prescalerul este asignat watchdogului					000	1	:2	1:1
0= prescalerul este asignat timer-ului liber (ree-	run) TMI	RO			001	.   1	:4	1:2
					010	1	:8	1:4
<i>bit 4:</i> <b>T0SE</b> (TMR0 Source Edge Select bit-Bit	Selecție a	a Frontului	Sursei T	'MR0)	100		: 10	1:0
Dacă este permis de a se triggera TMRO prin in	npulsurile	e de la pinul	I RA4/T	0CKI,	101	.   i	:64	1:32
acest bit determină dacă aceasta va fi la frontul c	descrescă	itor sau cres	cător al	unui	110	1	: 128	1 : 64
semnal.					111	1	: 256	1 : 128
1= front crescător								
0= front descrescător								
bit 5: TOCS (TMR0 Clock Source Select bit-Bi	it Selecție	e Sursă Cea	s TMR0	)				
Acest pin permite timerului liber (free-run) să in	cremente	eze starea lu	ui fie de	la oscila	torul int	ern la f	iecare ½	áa
ceasului oscilatorului, fie prin impulsuri externe	la pinul	RA4/T0CH	KI.					
1= impulsuri externe								
0 = ceas intern  1/4								
bit 6: INTEDG (Interrupt Edge Select bit-Bit de	e Selecție	e a Frontulu	i Întreru	pere)				
Dacă întreruperea este activată este posibil ca ac	est bit să	i determine	frontul	la care o	întrerup	ere va f	fi activa	tă la
pinul RB0/INT.								
1= front crescător								
0= front descrescător								
bit 7: RBPU (PORTB Pull-up Enable bit-Bit En	able-Act	tivare Pull-u	ip POR	ГВ)				
· · · · · · · · · · · · · · · · · · ·	11 1		. 1 D					

Acest bit pornește și oprește rezistorii interni 'pull-up'-scoatere la portul B.

1= Rezistori oprire "pull-up"

0= Rezistori pornire "pull-up"

## **Registrul INTCON**

bit 0: RBIF (RB Port Change Interrupt Flag bitbit Steguleț de Întrerupere a Schimbării Portului RB) Bit ce informează despre schimbările de la pinii 4, 5, 6 și 7 ai portului B.

1=cel puțin un pin și-a schimbat starea

0=nu s-a întâmplat nici o schimbare la vreun pin.

bit 1: INTF (INT External Interrupt Flag bit-bit Steguleț de Întrerupere Externă INT) A avut loc o întrerupere externă.

1=a avut loc o întrerupere

0=nu a avut loc o întrerupere

Dacă s-a detectat un front crescător sau descrescător la pinul RB0/INT, (ce este definit cu bitul INTEDG în registrul OPTION), bitul INTF este setat. Bitul trebuie să fie șters în subprogramul întrerupere pentru a detecta următoarea întrerupere.

bit 2: T0IF (TMR0 Overflow Interrupt Flag bit-bit Stegulet Depășire Întrerupere TMRO) Depășirea contorului TMRO.

1=contorul și-a schimbat starea de la FFh la 00h.

0=depășirea nu a avut loc

RAW-1	R/W-1	R/W-1	R/W-1	R/W-1	R/W-1	RAW-1	R/W-1
RBPU	INTEDG	TOCS	TOSE	PSA	PS2	PS1	PS0
bit7							

asistent Aghion Cristian

RAV-0 RAV-0 RAV-0 RAV-0 RAV-0 RAV-0 RAV-0 RAV-0

[		TOIL		TOIL		
	GIE	TUE	RDIE	TOF	INTE	RDIF
	bit7					

Legendă			
<b>R</b> = Bit de cititire	<b>₩</b> = bit de	e scriere	
U = Bit neinplem entat,	citit ca '0'	<b>-n</b> = Valoarea la resetul power-on	

Facultatea de Electronică și Telecomunicații							
<b>Laborator 12 - Microcontrolere</b> an univ.	2004 / 2005 , sem II	asistent Aghion Cristian					
Bitul trebuie să fie șters în program pentru ca ce <u>bit 3:</u> <b>RBIE</b> (RB port change Interrupt Enable loc întreruperi la schimbarea stării pinilor 4, 5, 1=permite întreruperi la schimbarea stării 0=întreruperi interzise la schimbarea stării Dacă RBIE și RBIF au fost simultan setate, va <u>bit 4:</u> <b>INTE</b> (INT External Interrupt Enable bin externă de la pinul RB0/INT. 1=întrerupere externă permisă 0=întrerupere externă interzisă Dacă INTE și INTF au fost setate simultan, va <u>bit 5:</u> <b>TOIE</b> (TMR0 Overflow Interrupt Enable întreruperile în timpul depășirii contorului TM 1=întrerupere permisă	<ul> <li>o întrerupere să fie detectată.</li> <li>bit-bit Permite Întreruperea schim</li> <li>6, şi 7 ai portului B.</li> <li>avea loc o întrerupere.</li> <li>t-bit Permite Întrerupere externă II</li> <li>avea loc o întrerupere.</li> <li>bit-bit Permite Depăşire ÎntrerupeRO.</li> </ul>	ıbării portului RB) Permite să aibă NT) Bit ce permite întreruperea ere TMRO) Bit ce permite					
Dacă TOIE și TOIE au fost simultan setate va a	avea loc întreruperea						
<b>Bit 6: EEIE</b> (EEPROM Write Complete	ivea loc intrefuperea.						
Interrupt Enable bit-bit Permite Întrerupere	PIC16F84 are patru surse de înt	rerupere:					
Completă a Scrierii EEPROM) Bit ce permite o întrerupere la sfârșitul unei rutine de scriere în EEPROM 1= întrerupere permisă 0= întrerupere interzisă Dacă EEIE și EEIE (ce este în registrul	<ol> <li>Terminarea scrierii datelor în</li> <li>Întrerupere TMR0 cauzată de</li> <li>Întrerupere în timpul schimbă portului B.</li> <li>Întrerupere Externă de la pin</li> </ol>	EEPROM depășirea timer-ului árii la pinii RB4, RB5, RB6 și RB7 ai ul RB0/INT al microcontrolerului					
EECON1) au fost simultan setate, va avea loc	o întrerupere.						
Bit 7: GIE (Global Interrupt Enable bit-bit Per	<u>Bit 7:</u> GIÉ (Global Interrupt Enable bit-bit Permite Întrerupere Globală) Bit ce permite sau interzice toate						
întreruperile.							
l=toate întreruperile sunt permise							

0=toate întreruperile sunt interzise

## Pachetul de programe MPLAB IDE

MPLAB IDE - an Integrated Development Environment (mediu integrat de dezvoltare), este un program complex pus la dispoziție de firma MICROCHIP TECHNOLOGY INC. El conține următoarele programe:
MPLAB Project Manager
MPLAB Editor
MPLAB ICD In-Circuit Debugger
MPLAB SIM Simulator
MPLAB ICE 2000 In-Circuit Emulator
MPASM - Assembler
MPLAB Cxx C Compilers
PRO MATE II and PICSTART Plus Programmers
PICMASTER and PICMASTER CE Emulators

Din cele 9 "unelte" puse la dispoziție de complexul program MPLAB, ne vom opri doar la 4 dintre acestea, suficient cât să facem un proiect, să edităm un program, apoi să-l asamblăm (obținând codul hex) și nu în cele din urmă să simulăm acest program ca să observăm cum se va comporta microcontrolerul după ce este programat (înscrierea codului hex în memoria program) cu ajutorul unui programator.

În cele ce urmează voi prezenta o cale cât mai simplă și rapidă de utilizare a acestui program. Start MPLAB IDE. Din bara "MENU", selectează "Option" iar aici selectează "Development Mode". În acest moment va apărea o fereastră de dialog. Pentru început, execută următoarele setări: selectează MPLAB-SIM Simulator alege microcontrolerul PIC16F84 aplică APPLY, apoi OK.

electedata MPLAB-SIM Simulator alege microcontrolerul PICTOF 84 aprica APPL 1, apoi OK.

Până în acest moment ți-ai ales microcontrolerul și modul de utilizare al programului  $\rightarrow$  simulator. Acum va trebui să creezi un proiect, ce va include apoi programul scris în limbaj de asamblare. Un proiect poate include mai multe programe (scrise în limbaj de asamblare sau în C) putându-se face legătura între ele. Tot în cadrul acestui proiect va fi creat și codul hex (după asamblare). Selectează File > New, și în acest moment apare o

#### Facultatea de Electronică și Telecomunicații Laborator 12 - Microcontrolere an univ. 2004 / 2005, sem II

fereastră de dialog. Selectează YES pentru a crea un nou proiect. În acest moment apare o nouă fereastră de dialog, unde se cere numele proiectului nou și destinația acestuia. După ce s-au completat, selectați OK.

Atenție: dați nume proiectului cu extensia ".pjt".

După ce a-ți apăsat OK, apare fereastra de dialog "EDIT PROJECT". În josul ferestrei de dialog este un fișier: numele proiectului pe care l-ați dat, dar cu extensia ".hex"  $\rightarrow$  acesta fiind numele viitorului cod hex ce se obține după asamblarea programului. Da-ți clik pe acesta și în acest moment se va activa butonul "Node Properties". Aplicați acest buton. Acum selectați tipul de fișier hex pe care îl doriți; apoi apăsați OK. În acest moment a-ți revenit la fereastra de dialog "EDIT PROJECT". Dacă NU aveți scris deja fișierul în limbaj de asamblare, ieșiți din această fereastră apăsând OK. Dacă aveți deja scris fișierul în limbaj de asamblare (sau în C), aplicați "ADD NODE" și aduceți fișierul (cu extensia ".asm") de unde îl aveți memorat pe hard disk. Atenție: fișierul cu extensia ".asm" pe care îl aduceți, trebuie să aibă același nume cu numele proiectului în care vă aflați. Selectați și apoi aplicați OK. Iarăși a-ți revenit în fereastra "EDIT PROJECT". Aplicați OK. Dacă aveți scris fișierul cu extensia ".asm" puteți trece la asamblarea acestuia, dar dacă nu, atunci:

Fişierul "UNTILED1" în care vă aflați, salvați-l cu FILE > SAVE AS, la "FILE NAME" dați nume fişierului păstrând extensia ".asm", apoi aplicați OK pentru a părăsi fereastra. Acum va trebui să atașați noul fișier salvat, la proiectul în care vă aflați: PROJECT > EDIT PROJECT , și iarăși a-ți revenit în fereastra " EDIT PROJECT". Aplicați butonul "ADD NODE". Din noua fereastră ce apare, selectați fișierul pe care l-ați salvat, apoi OK  $\rightarrow$  OK. În acest moment puteți trece la editarea programului. După ce l-ați scris, SALVAȚI !, și apoi PROJECT > MAKE PROJECT (sau apăsați tasta F10). Acum are loc asamblarea programului pe care l-ați editat. Dacă a apărut vreo eroare, dați clik pe mesajul de eroare, iar mouse – ul se va duce automat la linia din program unde există eroarea. Dacă nu aveți nici o eroare, trebuie să scrie: "build completed successfully". Puteți închide această nouă fereastră apărută. Din acest moment puteți trece la SIMULAREA programului pe care l-ați editat. Pentru uşurința urmăririi simulării aduceți ferestrele: ROM, RAM și SFR. Plasați-le pe desktop astfel încât să vă vină ușor să le urmăriți pe toate simultan. Ajutându-vă de butoanele din TOOLBAR puteți realiza simularea pas cu pas sau în mod automat.

#### Exemplu de adresare indirectă

Se cere ștergerea a 16 locații de memorie RAM folosind adresarea indirectă.

movlw 0x20	;încarcă valoarea 20H în Acumulator
mowf FSR	;încarcă 20H în registru FSR
start clrf IND	F ;când ștergi INDF, defapt ștergi ceea ce se află la adresa conținută în FSR
incf FSR;increme	ntând FSR, selectezi următoarea locație (octet) pentru a fi șters
btfss FSR,4	;am șters 16 locații de memorie ?
goto start	;sari la eticheta start

Observați că la etichete nu mai este obligatoriu să fie urmate de ":".

#### Aplicație:

În continuare este prezentat un program scris în limbaj de asamblare pentru microcontrolerele PIC (în partea din stânga a tabelului), folosit pentru aprinderea și stingerea unui LED conectat la PORTB – cel mai nesemnificativ bit, iar în partea din dreapta, este prezentată o aplicație asemănătoare, dar scrisă în limbaj de asamblare pentru familia de microcontrolere 8051.

Programul va fi editat, asamblat și simulat cu ajutorul pachetului de programe MPLAB.

name_test_11		name test_	delay ;	nume prog	gram
#include <p16< td=""><td>F84.inc&gt; ;foloseste "trasaturile"</td><td>org 0000H</td><td>;</td><td>inscrie pro</td><td>ogramul in memoria program</td></p16<>	F84.inc> ;foloseste "trasaturile"	org 0000H	;	inscrie pro	ogramul in memoria program
	;microcontrolerului pic16F84		;	incepand of	de la adresa 0000H
		LED EQU	P3.4 ;	eticheteaz	a pinul de port P3.4
Start		START:			
BSF 03,5 ;se	eteaza bitul 5 dela adresa 03H, adica pe RP0		CLR LED	;"stinge L	ED-ul"
MOVLW 00h	;muta 00 in Acumulator		CALL DEL	AY1	;apeleaza o interziere mai mare
MOVWF 0x05	;muta din acumulator in registrul TRISA		SETB LED		;"aprinde LED - ul"
MOVWF 06h	;muta din acumulator in registrul TRISB		CALL DEL	AY2	;apeleaza o interziere mai mica
BCF 03,5	;reseteaza bitul 5 dela adresa 03H, adica pe		JMP STAR	Г	repeta
	;RP0				-
MOVLW 02h	;muta 02 in Acumulator	DELAY1:	-	subrutina	de intarziere mare
MOVWF 05h	;muta in portul A valoarea din Acumulator		MOV R7,#6	5	
	· •		MOV R6,#1	100	
ionel			MOV R5,#1	100	
MOVLW 01h	;muta 01 in Acumulator	DELAY10	:		
MOVWF 06h	;muta in PORTB valoarea din Acumulator;		DJNZ R5,D	ELAY10	
	aprinde LED-ul conectat la LSB din PORTB		DJNZ R6,D	ELAY10	
CALL Delay	apeleaza o intarziere		DJNZ R7,D	ELAY10	
MOVLW 00	;muta 00 in Acumulator		RET		revenire din apelare
MOVWF 06h	stinge LED-ul prin mutarea in PORTB a valorii				1
	:00 din Acumulator	DELAY2:	:	subrutina	de intarziere mai mica
CALL Delay	apeleaza o intarziere		MOV R7.#1	1	
GOTO ionel	:du-te la eticheta ionel		MOV R6,#1	100	
	·		MOV R5.#1	100	
Delay		DELAY20	:		
MOVLW .13	;muta constanta ZECIMALA 13, in		DJNZ R5,D	ELAY20	
	Acumulator		DJNZ R6,D	ELAY20	
MOVWF 1Ah	;muta din Acumulator la adresa 1A hexa		DJNZ R7,D	ELAY20	
Delay1	,		RET		revenire din apelare
DECFSZ 1Bh,1	daca pana acuma nu am lucrat deloc cu locatia;	END			sfarsit de program
,	;1BH,				
GOTO Delay1	; inseamna ca ea are valoarea FFH, si de aici se				
	:decrementeaza				
DECFSZ 1Ch,1	,				
GOTO Delay1					
DECFSZ 1Ah,1					
GOTO Delay1					
RETURN					
END	;sfarsit de program				